

Integr8tor v2017.05

Ucamco
社外秘

Integr8to

Version 2017.05



Integr8tor v2017.05

イントロダクション



Ucamcoは市場をリードする**Integr8tor v2017.05**のリリースを発表しました。本ソフトウェアは営業およびPre-CAM部門向けデータエントリ/デザイン解析ツールです

本リリースでは、必須の拡張機能や有益な強化機能が豊富にあり、Integr8torコミュニティによってレポートされた多数の不具合が解決されています

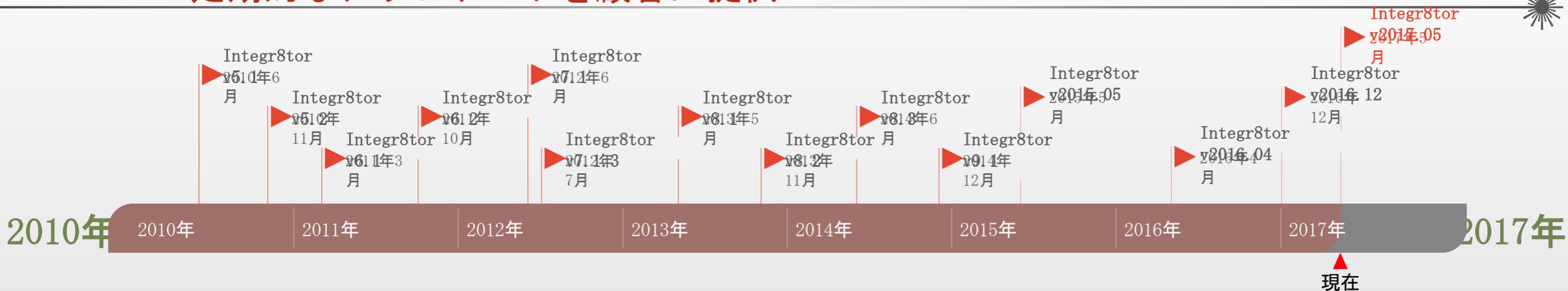
本リリースノートでは、バージョンのハイライトを紹介し、製品のセットアップと最適な使用に関する重要な情報が記載されています。本リリースノートを注意深くお読みください

本リリースをできるだけ速やかにインストールすることをお勧めします。Ucamco製品をお買い上げいただきありがとうございます



Integr8tor v2017.05

定期的なアップデートを顧客に提供



バージョン	リリース日	ハイライト	
7.1	6月12日	ローカライズされたインターフェース。	プレーン上の線幅。
7.1.3	7月12日	「復元ジョブ」のバグ修正リリース。	
8.1	5月13日	ODB++ v7のサポート。	Windows Server 2012およびWindows 8対応。
8.2	11月13日	重複アーカイブの検出およびフラグ設定。	エッジコネクタ認識。
8.3	6月14日	新しい標準パラメータ。	レーザー/機械穿孔の決定。
9.1	12月14日	ガーバーX2データセットのサポート。	最適化された新しいQED値。
2015.05	6月15日	新しい標準パラメータ。	レーザー/機械穿孔の決定。
2016.04	4月16日	SMD/BGAパッドは銅マスク定義とはんだマスク定義を区別	DFMチェック（旧機能）の修正
2016.12	12月16日	Integr8tor Job Perspectivesの採用	ドリル穴公差
2017.05	5月17日	PCB表面仕上げのサポート	同サイズジョブの検出

Integr8tor v2017.05

拡張機能および強化機能 - 概要

NEW 

- PCB表面仕上げのサポート
 - PCB表面仕上げ情報を営業部門に提供し、最終顧客により正確な価格を提示します
- 等サイズジョブの検出
 - 非常に早い段階で、同じ製品ではなく異なる最終顧客からの見積依頼を獲得します
- 被覆されていないビア表面の計算
 - CAMで被覆されたビアホールを後で開けることによる、追加の表面仕上げ材の追加費用見積もりを予測します
- 最小銅幅の解析
 - RFおよびマイクロ波製品の最小銅接続を特定して、その製造可能性を正しく評価します
 - 従来型PCBの潜在的な放熱不足を早期に警告します

Integr8tor v2017.05

拡張機能および強化機能 - 概要

機能強化



- マルチリージョンのアウトラインサポート
 - 受信した組立パネルの複数アウトラインまたはカットアウトを備えたPCBを提供し、WYSIWYG QEDのドキュメントと高度に自動生成された正確なデータをCAMから起動することができます。
- スロットの認識/処理の向上
 - 受信した顧客データのスロットが完璧に取得、認定、分析、およびレポートされます。
- 面ごとの複数凡例レイヤのサポート
 - 顧客ドキュメントに複数の凡例レイヤの結合画像を用意します。
- 条件付き書式設定
 - 特別な注意や高価な製造レイヤの存在をPDFレポート上にグラフィカルに警告表示し、標準外製造工程の見積もり段階で高額になるミスを回避します。

Integr8tor v2017.05

拡張機能および強化機能 - 概要

機能強化

- ソフトウェアインストール中に便利なIntegr8torオールインワン・スタートアップ・コンフィギュレーション・パネル
 - エラー防止および共通の選択オプションを備えた単一の構成パネルで、すべてのプログラム起動オプションが表示されます
- Ustackへの緊密に統合されたシームレスなアクセス
 - Checkpointと同様に手間を省いた直感的な方法によってUstackとのジョブの送受信を行います
- レイアウトデータが埋め込まれたPDFファイルのサポート
 - ガーバーレイアウトデータが添付されたPDFドキュメントを投入し、Integr8torが残りのデータを処理します
- 各種パフォーマンスの向上
 - 凡例の線幅計算を最適化します
 - パネルエディタでクリティカルではない設定やパネル結果の変更を行った後で、ダイナミック・パネル・オプティマイザのワークフローを瞬時に最適化します

Integr8tor v2017.05

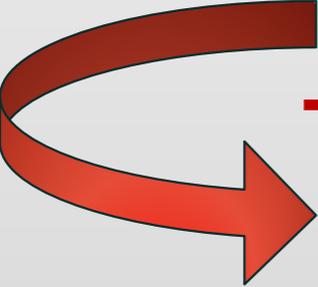
拡張機能 - PCB表面仕上げのサポート

NEW 

PCB表面仕上げは重要なコスト要因です。



- 調達方法と用途に応じて非常に高価なものもあります
- 特定の仕上げ材の価格は急激かつ大幅に変動します
- 一部の仕上げは社内で行わず、下請けに出すこともあります。ERPや製造計画システムでは、できるだけ早い段階でこの情報が必要です

  見積もり段階でのPCB表面仕上げに関する知識が重要です

Drill Hole Density	
Holes in SMD Pads	343 Holes/dm ²
Edge Connectors	No
Surface Finish	No
Surface Finish	OSP / Entek
Edge Connectors	OSP / Entek
	No

Integr8tor v2017.05

拡張機能 - PCB表面仕上げのサポート



Integr8tor v2017.05は、次のニーズに対応しています。

- ジョブの投入時/再投入時に必要な表面仕上げを選択する
- 選択したオプションをQED PDFレポートに一覧表示する
- QED PDFが表面仕上げに対応するカラーバリエーションの基板上でマスクのない領域を表示する
- QED XMLが正確な見積もりとオンタイムスケジューリングのために、PCB表面仕上げ情報を見積/計画システムに伝達する



SolderMask Color: [Dropdown]
Legend Color: [Dropdown]
Surface Finish: [Dropdown]
HASL / Lead Free HASL
Immersion Tin
OSP / Entek
Electroless Nickel Immersion Gold (ENIG)
Gold - Hard Gold
Customer: [Text]
Customer Reference: [Text]
Article Id: [Text]
IPC Class for AR: [Dropdown]
Add Cancel

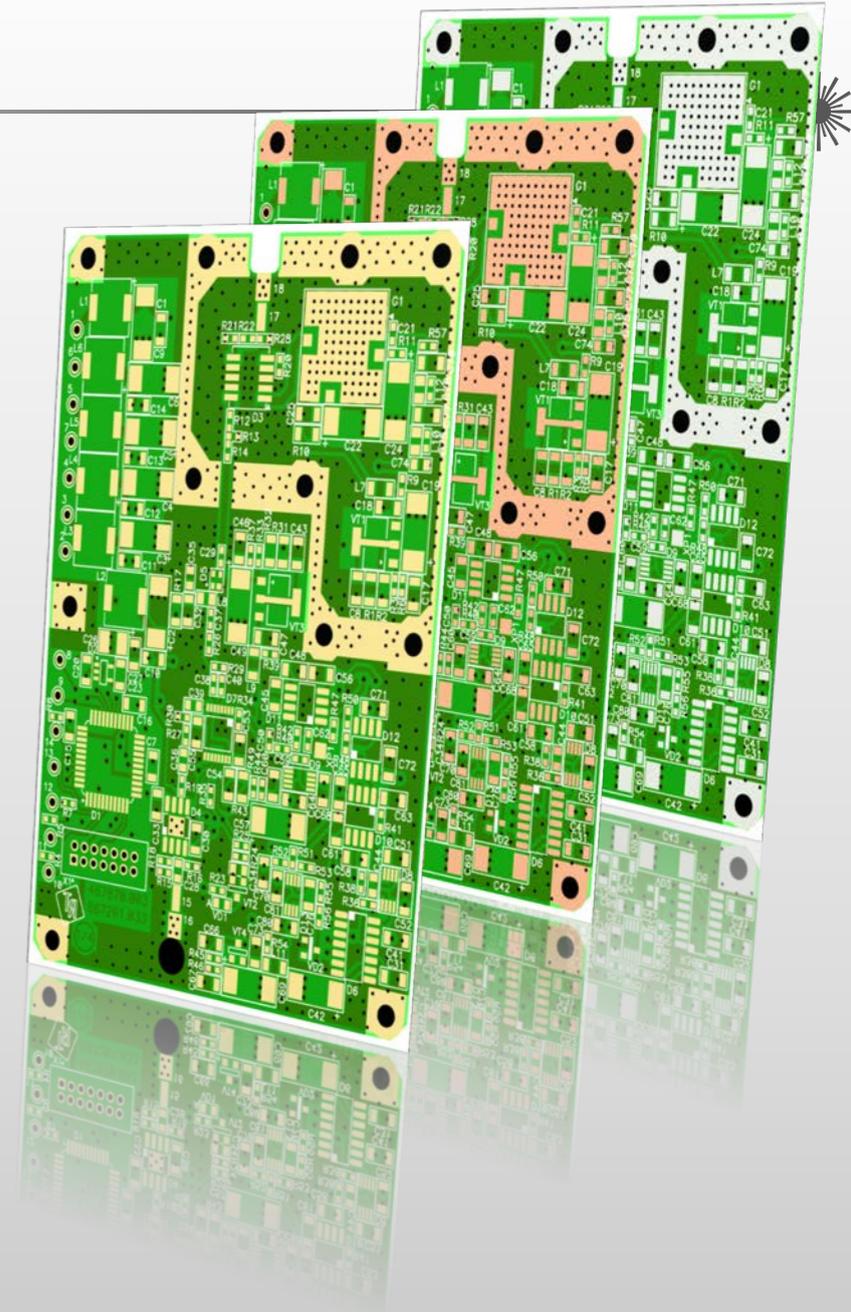
Summary - General - Original	
PCB Size	153.000 mm x 115.500 mm
PCB Thickness	1.200 mm
Customer Panel Size	
SMD Pads Top	0
SMD Pads Bottom	0
SMD Density Top	0 SMD/dm ²
SMD Density Bottom	0 SMD/dm ²
Number of Nets	0
Electrical Test	Single Sided
Max. Aspect Ratio on PTH	unknown
Copper Layers	6
Solder Mask	Both
Solder Mask Color	Green
Legend	None
Legend Color	
Peeloff Mask	None
Carbon Mask	None
Drill Hole Density	532 Holes/dm ²
Holes in SMD Pads	No
Edge Connectors	No
Surface Finish	Immersion Tin
Surface Finish	Immersion Tin
Edge Connectors	No
Holes in SMD Pads	No

Integr8tor v2017.05

拡張機能 - PCB表面仕上げのサポート



- ✓ より正確な見積もりのためのより包括的なQED見積データパッケージ
- ✓ 意匠的かつ現実的な基板画像で顧客ドキュメントをアップグレード
- ✓ 標準外のPCB表面仕上げが必要になるとERPや計画システムが早期に警告
- ✓ 間際の不愉快な不意打ちや製造停止がない
- ✓ 属する場所で定義するPCB表面仕上げ (Integr8torデータベース内の残りの製品パラメータに合わせて)



Integr8tor v2017.05

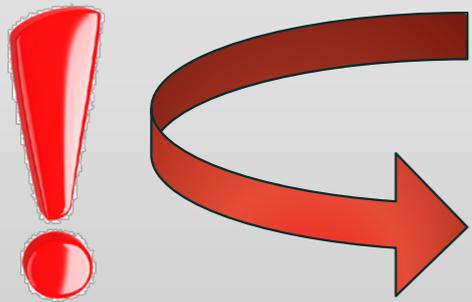
拡張機能 - 等サイズジョブの検出

NEW



- 同じ最終顧客の異なる子会社を通じて、または異なる電子機器受託製造サービス（EMS）プロバイダーを介して、**同じPCB**に対して複数の見積依頼がお客様に届く可能性があります
- 見積依頼は数週間または数か月経ってから到着する可能性があります
- 見積依頼はすべて同じ見積エンジニアの机上に届くわけではありません
- さまざまなソースから来るZIPアーカイブは幾分異なった情報を持っていても、実際のPCB画像データ内部は同じです。

同じ製品を以前に見積もりしたことを認識することは一貫した価格を提供し、当惑させる恐れのあるものを避けるために重要です

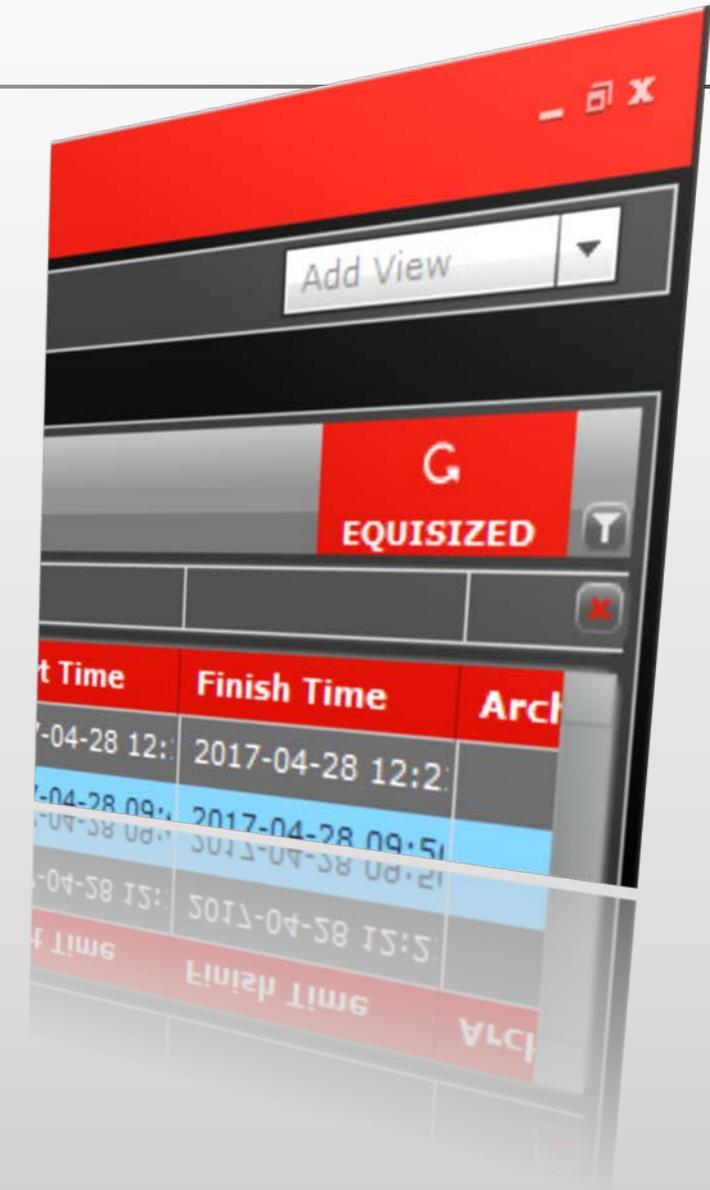


Integr8tor v2017.05

拡張機能 - 等サイズジョブの検出

Integr8tor v2017.05には、同じまたは逆のX次元およびY次元を持つジョブを検出する内蔵検索エンジンが搭載されています

- Cockpitからアクセスできます
- 高い応答性と使いやすさ：
 - ジョブのアウトラインが正しく定義されます
 - Integr8torのジョブキューでエントリをクリックして、現在のものと同じまたは逆のX次元およびY次元を持つジョブの検索が開始されます
 - 等サイズフィルタボタンが有効（黒）になると、同じ（または逆の）X次元およびY次元を持つジョブが表示されます
 - 等サイズフィルタボタンを押すと、同じサイズのジョブリストが表示されます

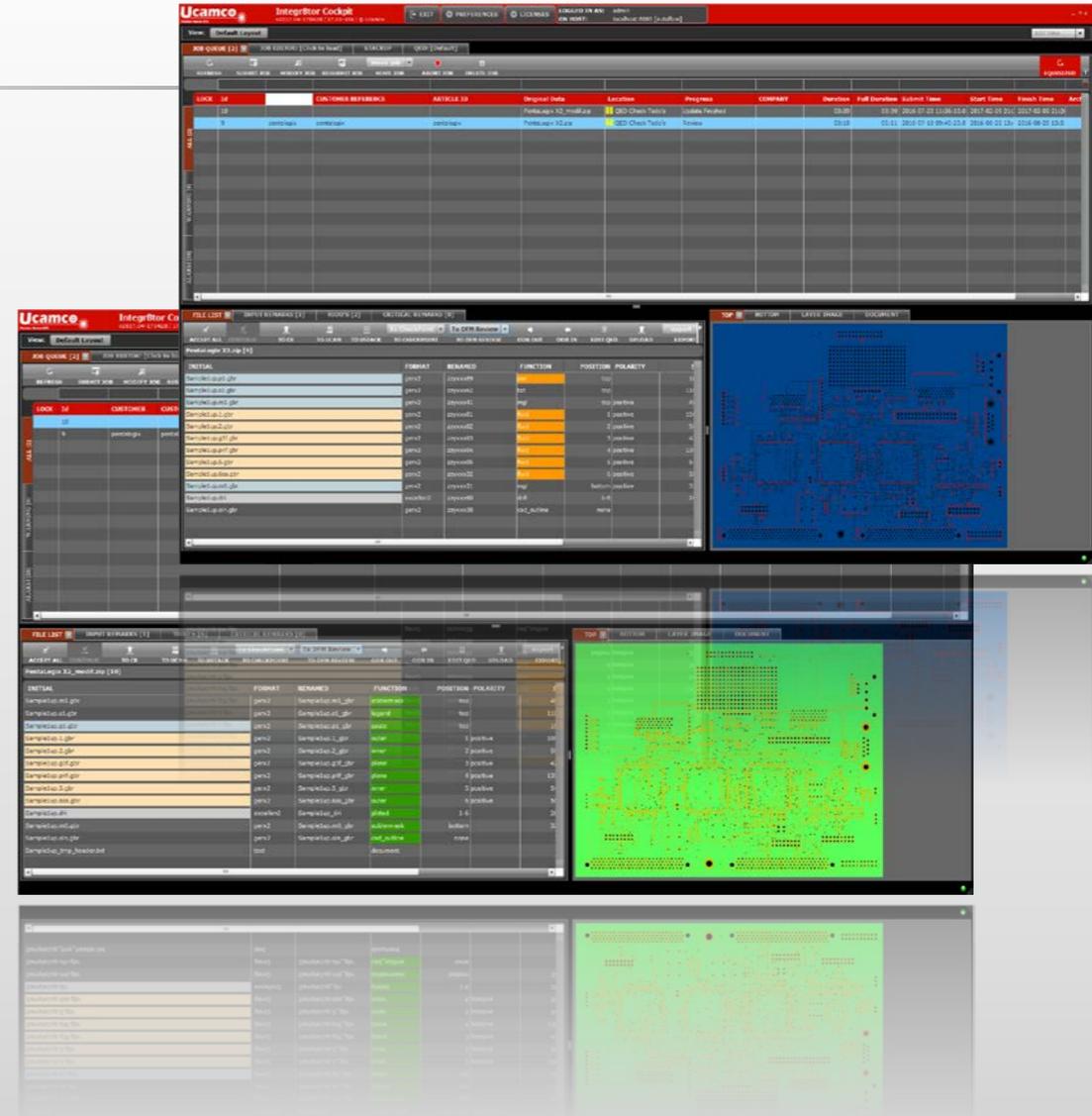


Integr8tor v2017.05

拡張機能 - 等サイズジョブの検出

- 等サイズボタンをもう一度押すと、ジョブキューでフィルタリングされたビューがオフになります
- 等サイズボタンが無効のままの場合、現在のジョブと同じサイズのジョブは表示されません
 - Integr8tor v2017.05以降から投入されたすべてのジョブは、等サイズジョブのフィルタリングで自動的に有効になります
 - この機能でレガシージョブを有効にするには、以下のシングルショットのカーテシ・アップグレード・スクリプトを実行します

```
$INSTALLDIR$¥Integr8tor¥webapps¥ROOT¥WEB-INF¥bin¥populateSearchParams.bat
```

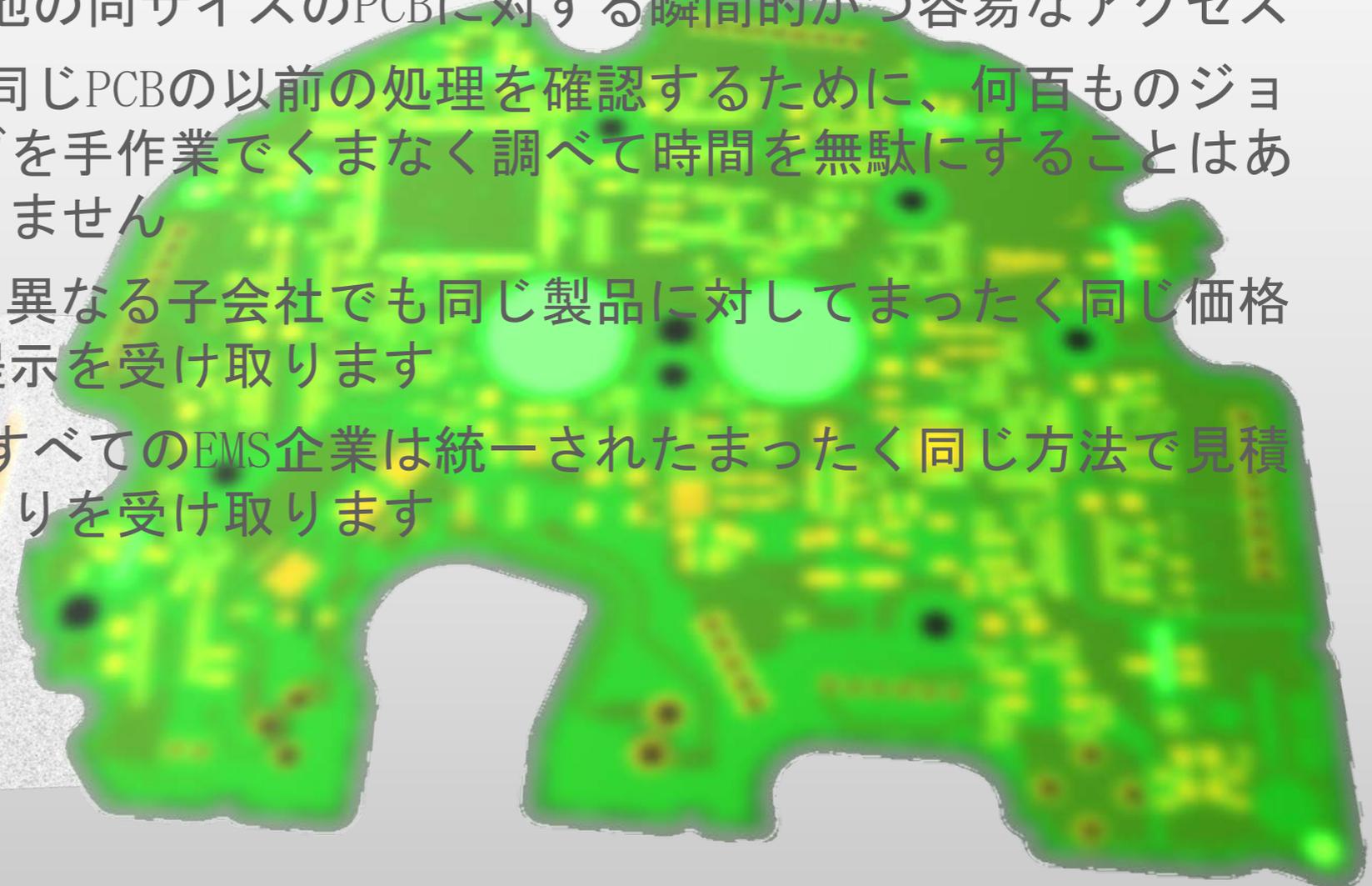


Integr8tor v2017.05

拡張機能 - 等サイズジョブの検出



- ✓ 他と同サイズのPCBに対する瞬時的かつ容易なアクセス
- ✓ 同じPCBの以前の処理を確認するために、何百ものジョブを手作業でくまなく調べて時間を無駄にすることはありません
- ✓ 異なる子会社でも同じ製品に対してまったく同じ価格提示を受け取ります
- ✓ すべてのEMS企業は統一されたまったく同じ方法で見積もりを受け取ります



Integr8tor v2017.05

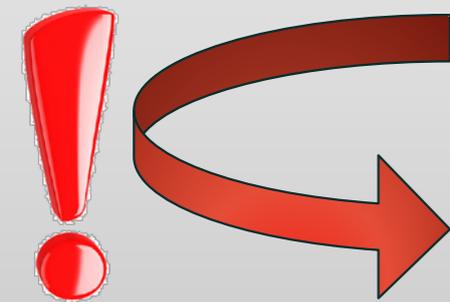
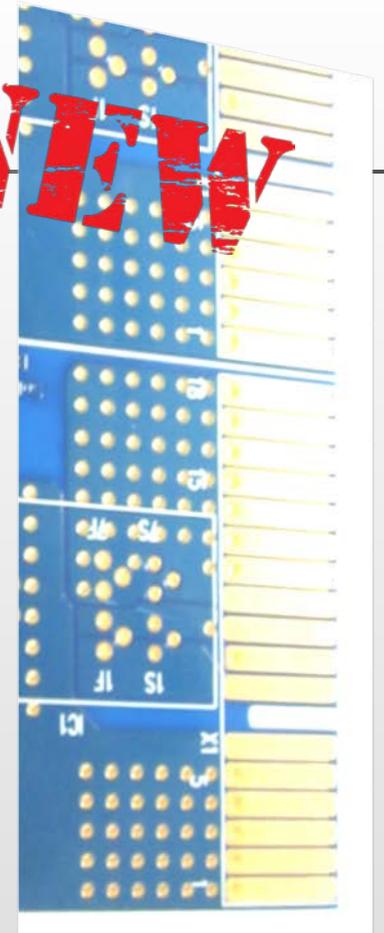
拡張機能 - 被覆されていないビア面の計算

NEW



- 多くの顧客アーカイブには、はんだマスクレイヤで被覆されているビアホールが付いています
- 非常に多くの場合、これらのビアホールはCAMの後半でデータ準備の一部として被覆されなくなります
- これにより、元のガーバーデータから得られた初期面領域に露出した銅（はんだマスクを含まない銅）の特定領域が追加されます
- ビアホール数が多い製品では、この余分な領域はかなり大きくなる可能性があります
- このため、表面仕上げ（硬質金など）のための余分なコストは飛躍的に増加し、最終顧客は追加料金を支払わなければならない可能性があります

見積もり時にこの潜在的な追加料金を予想しておきます



Integr8tor v2017.05

拡張機能 - 被覆されているビア面の計算



Integr8tor v2017.05は被覆されていないビア面を自動的に計算します。

- 受信したアーカイブ内の被覆されているビアパッドを識別します
- あたかもビアドリル穴の周りに50ミクロン（半径）のはんだマスク開口部があるかのようにその表面を計算します
- QED PDFとQED XMLには、

はんだマスクがない初期銅領域と

余分なマスク開口部領域が並んでいることがわかります

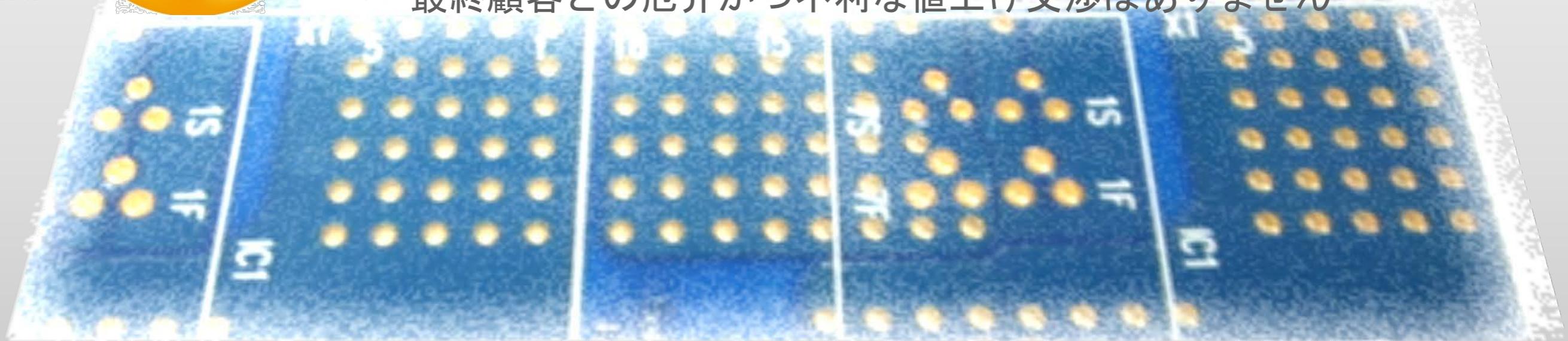
Side	Total	Free of		
		Solder Mask (as supplied)	Solder Mask (with Open Vias)	Gold Mask
Top (incl. 1/2 plated holes and routs)	0.3632	0.0807	0.0975	dm ²
Bottom (incl. 1/2 plated holes and routs)	0.4182	0.0594	0.0762	dm ²
Total (incl. plated holes and routs)	0.7814	0.1401	0.1737	

Integr8tor v2017.05

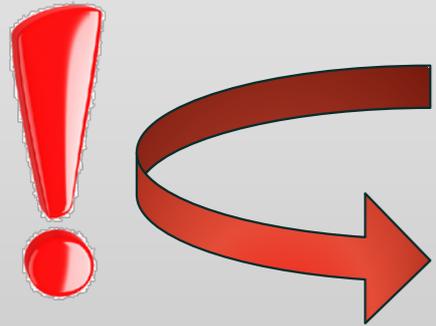
拡張機能 - 被覆されているビア面の計算



- ✓ 見積データは追加のはんだマスク開口部を満たし、露出した銅領域の正しい値を含みます
- ✓ 価格提示は完成品の特性に基づいています
- ✓ PCB表面仕上げ費用は想定よりも高額になるために、計算後の予期せぬ驚きはありません
- ✓ 最終顧客との厄介かつ不利な値上げ交渉はありません



- マイクロ波またはRF PCBのデザインは「標準レイアウト規則」に従っていません
- 無駄な銅スライバや終端のないトラックのように、従来のレイアウトで取り除かれると、基板の正しい動作に不可欠なアンテナやその他の機能的なアイテムとして役立つ可能性があります
- 外側にドリルされた接続を持たない内部レイヤの一目無駄な「銅塊」は、ネットリストと電気的には関係なく基板上で重要な機能を果たします
- 通常のプリント基板では、電源プレーンやグランドプレーンの銅幅が（過度に）小さいと、放熱不足の問題が予見されます



最小**銅**幅は通常の最小**線**幅に加えて貴重な付加情報です

Integr8tor v2017.05

拡張機能 - 最小銅幅の解析

Integr8tor v2017.05では、銅幅と線幅間のこの重要な差異を分析とレポートに追加します。

- これまでと同様に、**電氣的に重要な**銅幅が最小線幅としてレポートされます
- **電氣的に重要ではない**銅幅には、最小銅幅の下にQED PDFとQED XMLのプライベートセクションが追加されました
- 最小線幅と最小銅幅の位置は、QED PDFの画像部分で使用できます

File	Pos.	Min. Line Width	Min. Copper Width
		mm	mm
zzyxxx01	1	0.048	0.048
zzyxxx02	2	0.100	0.050
zzyxxx03	3	0.100	0.052
zzyxxx04	4	0.099	0.083
zzyxxx05	5	0.098	0.052
zzyxxx32	6	0.098	0.050
zzyxxx33	7	0.098	0.050
zzyxxx34	8	0.098	0.050
zzyxxx35	9	0.098	0.050
zzyxxx36	10	0.098	0.050
zzyxxx37	11	0.098	0.050
zzyxxx38	12	0.098	0.050
zzyxxx39	13	0.098	0.050
zzyxxx40	14	0.098	0.050
zzyxxx41	15	0.098	0.050
zzyxxx42	16	0.098	0.050
zzyxxx43	17	0.098	0.050
zzyxxx44	18	0.098	0.050
zzyxxx45	19	0.098	0.050
zzyxxx46	20	0.098	0.050
zzyxxx47	21	0.098	0.050
zzyxxx48	22	0.098	0.050
zzyxxx49	23	0.098	0.050
zzyxxx50	24	0.098	0.050
zzyxxx51	25	0.098	0.050
zzyxxx52	26	0.098	0.050
zzyxxx53	27	0.098	0.050
zzyxxx54	28	0.098	0.050
zzyxxx55	29	0.098	0.050
zzyxxx56	30	0.098	0.050
zzyxxx57	31	0.098	0.050
zzyxxx58	32	0.098	0.050
zzyxxx59	33	0.098	0.050
zzyxxx60	34	0.098	0.050
zzyxxx61	35	0.098	0.050
zzyxxx62	36	0.098	0.050
zzyxxx63	37	0.098	0.050
zzyxxx64	38	0.098	0.050
zzyxxx65	39	0.098	0.050
zzyxxx66	40	0.098	0.050
zzyxxx67	41	0.098	0.050
zzyxxx68	42	0.098	0.050
zzyxxx69	43	0.098	0.050
zzyxxx70	44	0.098	0.050
zzyxxx71	45	0.098	0.050
zzyxxx72	46	0.098	0.050
zzyxxx73	47	0.098	0.050
zzyxxx74	48	0.098	0.050
zzyxxx75	49	0.098	0.050
zzyxxx76	50	0.098	0.050
zzyxxx77	51	0.098	0.050
zzyxxx78	52	0.098	0.050
zzyxxx79	53	0.098	0.050
zzyxxx80	54	0.098	0.050
zzyxxx81	55	0.098	0.050
zzyxxx82	56	0.098	0.050
zzyxxx83	57	0.098	0.050
zzyxxx84	58	0.098	0.050
zzyxxx85	59	0.098	0.050
zzyxxx86	60	0.098	0.050
zzyxxx87	61	0.098	0.050
zzyxxx88	62	0.098	0.050
zzyxxx89	63	0.098	0.050
zzyxxx90	64	0.098	0.050
zzyxxx91	65	0.098	0.050
zzyxxx92	66	0.098	0.050
zzyxxx93	67	0.098	0.050
zzyxxx94	68	0.098	0.050
zzyxxx95	69	0.098	0.050
zzyxxx96	70	0.098	0.050
zzyxxx97	71	0.098	0.050
zzyxxx98	72	0.098	0.050
zzyxxx99	73	0.098	0.050
zzyxxx100	74	0.098	0.050

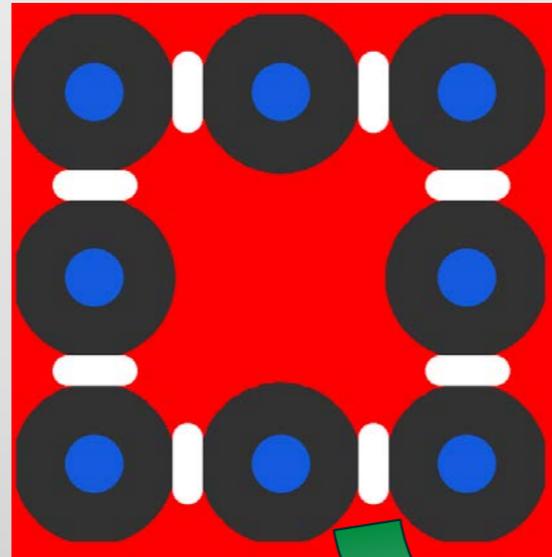
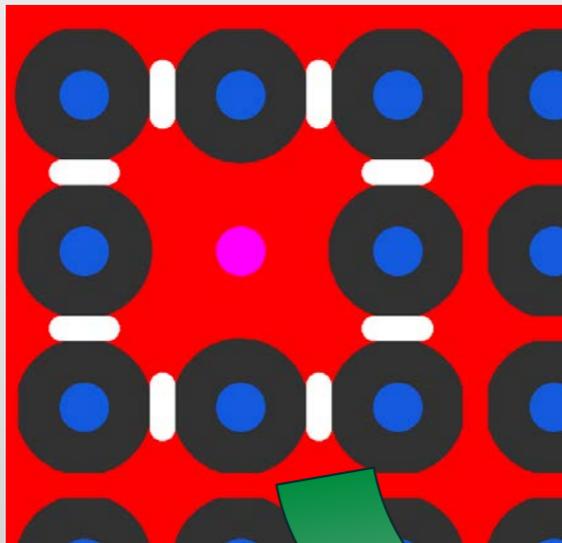
Integr8tor v2017.05

拡張機能 - 最小銅幅の解析



➤ 例 :

左側 = センタードリル穴のため電氣的に重要
→ 最小線幅としてレポートされる白ブロック
右側 = 電氣的に重要ではない
→ 最小銅幅としてレポートされる白ブロック



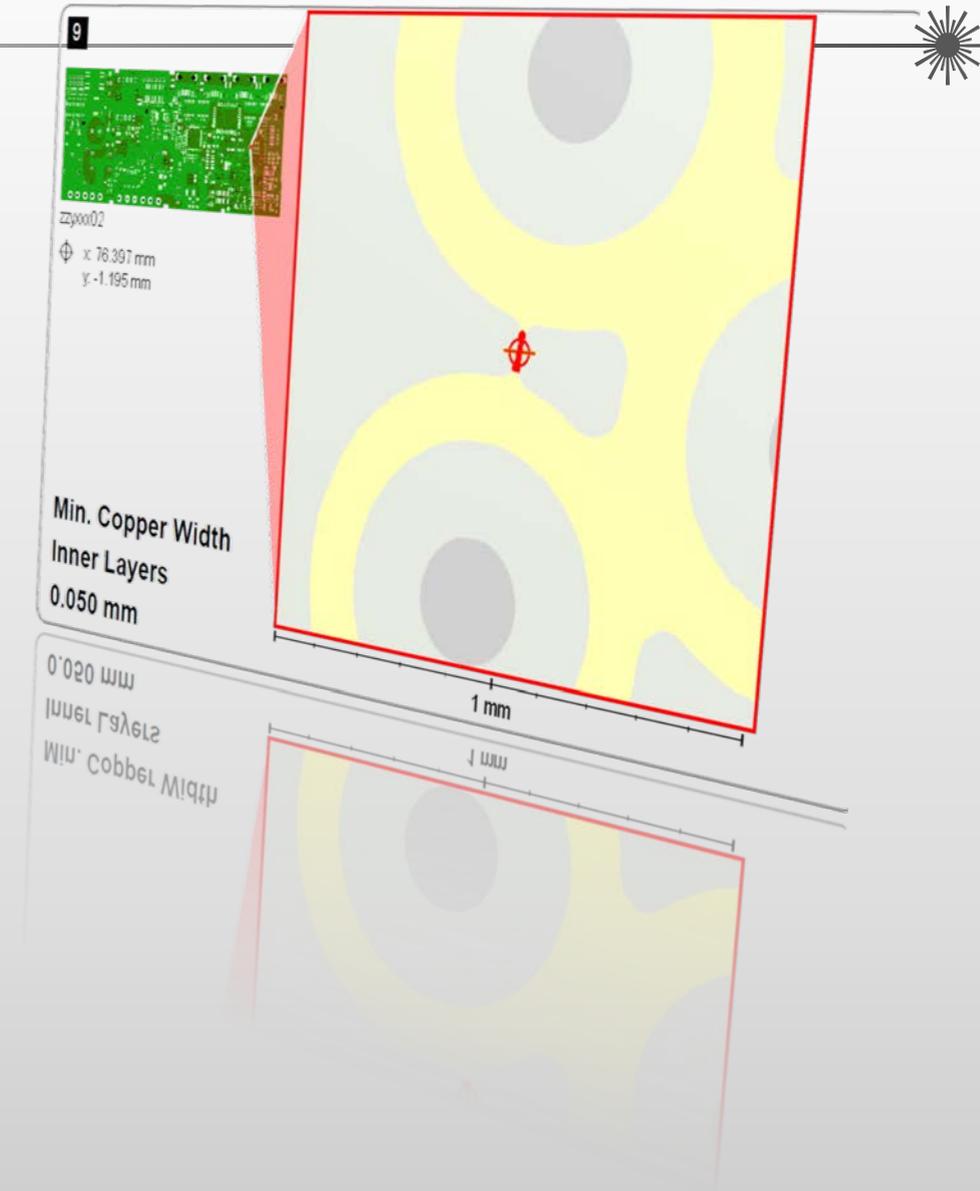
Copper Layers - Original			
File	Pos.	Min. Line Width	Min. Copper Width
		mm	mm
zzyxxx01	1	0.048	0.048
zzyxxx02	2	0.100	0.050
zzyxxx03	3	0.100	0.052
zzyxxx04	4	0.099	0.083
zzyxxx05	5	0.098	0.052
zzyxxx32	6	0.064	0.050
zzlyxxx35		0.064	0.050
zzlyxxx02		0.064	0.050
zzlyxxx04		0.064	0.050
zzlyxxx03		0.064	0.050
zzlyxxx01		0.064	0.050

Integr8tor v2017.05

拡張機能 - 最小銅幅の解析



- ✓ マイクロ波およびRF製品の信頼性の高い正確なデザイン解析結果
- ✓ 正確な製品情報により、このタイプの製品に適切な価格を提示
- ✓ 最終顧客とのコミュニケーションを容易にするアップグレードされたドキュメントツール
- ✓ 最小線幅と最小銅幅の差異は通常のPCBにも有益（プレーンレイヤ上の放熱不足の問題など）

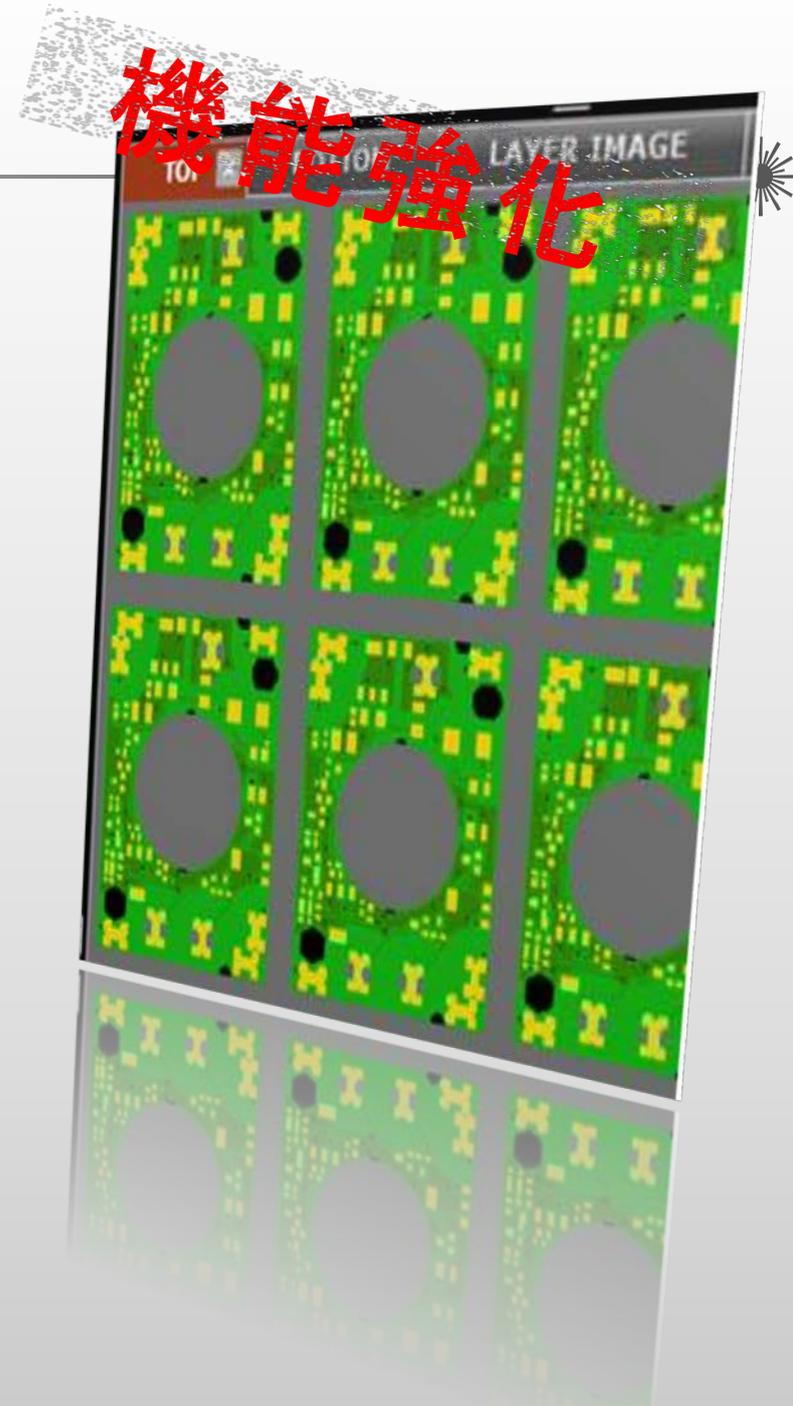


Integr8tor v2017.05

強化機能 - マルチリージョンのアウトラインサポート



- ✓ アウトライン内の複数領域またはカットアウトを備えたアウトラインは、Integr8torプロセス全体を通じて完全にサポートされるようになりました
- ✓ UcamXやサードパーティのCAMソフトウェアを使用して、Integr8torジョブの複雑なアウトラインを導入/更新します
- ✓ カットアウトを備えたPCBの忠実なオンスクリーン表示
- ✓ WYSIWYG QEDドキュメント
- ✓ AutoCAM（ライセンス機能）と組み合わせて、CAMで起動する高度に自動クリーニングされたデータ



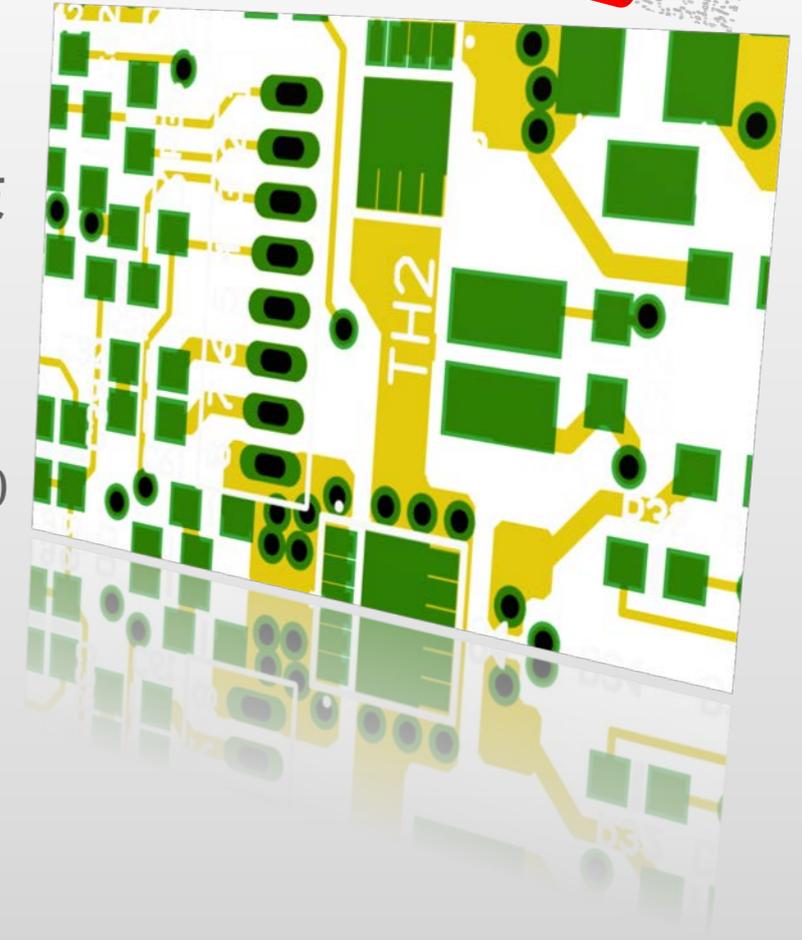
Integr8tor v2017.05

強化機能 - スロット認識と処理

機能強化



- ✓ 受信した顧客データのスロットが完璧に取得、認定、分析、およびレポートされます
- ✓ ドリルツールと同質のメッキ有無の認識
- ✓ 必要なルーティング距離を持つ正確なQEDデータ
- ✓ ドリル/ルート部門での計画時間とERPによる処理時間の予測



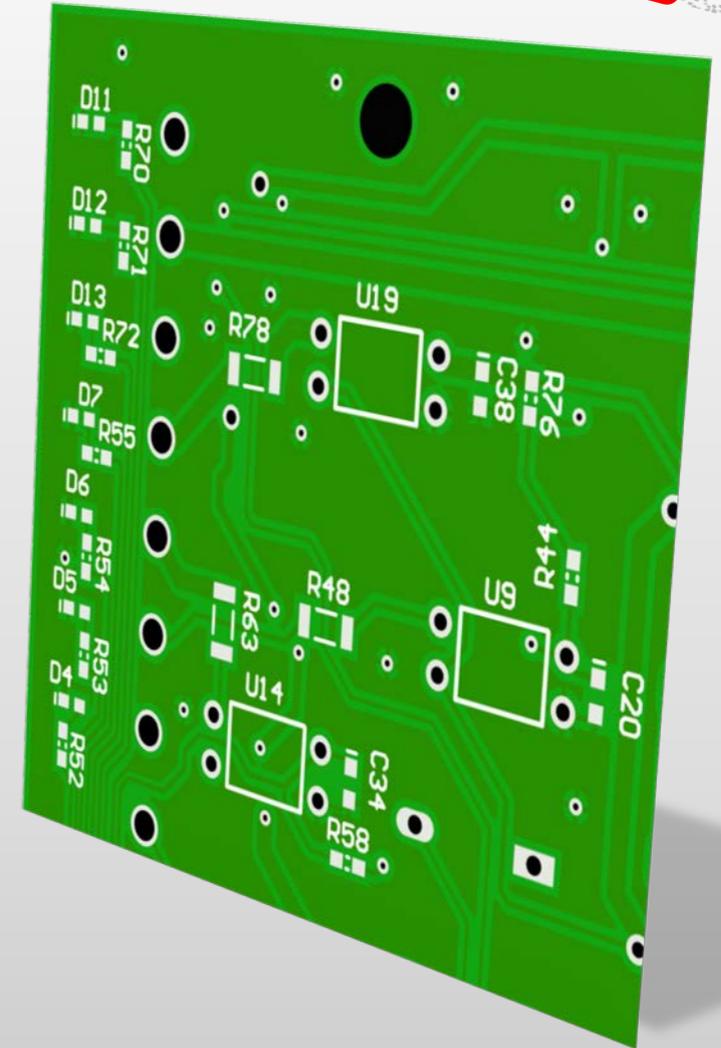
Integr8tor v2017.05

強化機能 - 面ごとの複数凡例レイヤ

機能強化



- ✓ 特定のCADシステム（Eagleなど）は複数レイヤに分割された凡例データを提供します
- ✓ Eagle .brdファイルを入力した後、上下に複数の凡例レイヤが存在することがあります
- ✓ Integr8tor v2017.05は、ジョブ投入時に選択された色でCockpitとQED PDFの基板画像にすべての凡例データを常に表示します
- ✓ 凡例の「欠落」に関する不要な問題が生じることなく、最終顧客と品質面にふさわしいコミュニケーションが取れます



Integr8tor v2017.05

強化機能 - レイヤ機能の条件付き書式設定

機能強化



- ✓ 条件付き書式設定では、レイヤの機能セルの強調表示がサポートされました
- ✓ QED PDFの「ファイル」セクションに表示されます
- ✓ ジョブにおける特別な注意、標準外または高価なレイヤタイプの存在をグラフィカルに警告表示します
- ✓ 価格提示の準備中に高額になるミスを排除します

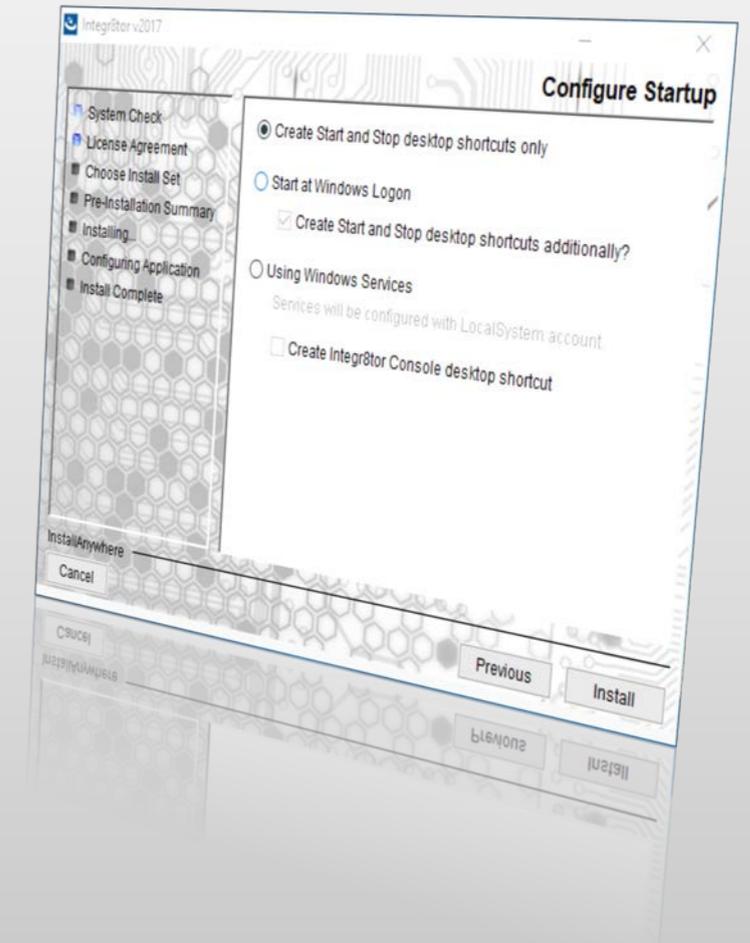
Initial	Renamed	Format	Function	Position	Color
silk_top.gbr		ger274x	silk		
mask_top.gbr	db	ger274x	mask	top	white
Top.gbr	mbn	ger274x	outer	top	green
02_CIC.gbr	bs	ger274x	CiCinner	1	
03_CIC.gbr	i2	ger274x	CiCinner	2	
04.gbr	i3	ger274x	inner	3	
05.gbr	i4	ger274x	inner	4	
06_CIC.gbr	i5	ger274x	CiCinner	5	
07_CIC.gbr	i6	ger274x	CiCinner	6	
Bot.gbr	i7	ger274x	inner	7	
mask_bot.gbr	ls	ger274x	mask	8	
dr_npth.gbr	min	ger274x	unplated	bottom	green
dr_pth.gbr	z2	ger274x	plated	1-8	
rout.gbr	z1	ger274x	rout	1-8	
outline.gbr	zsk	ger274x	cad_outline	1-8	
	zum	ger274x		none	

Integr8tor v2017.05

Integr8tor オールインワン・スタートアップ・コンフィギュレーション・パネル 

機能強化

- ✓ Integr8torには3種類の起動方法があります
- ✓ 選択した方法に応じて、追加設定が必要な場合があります
- ✓ Integr8tor v2017.05インストーラは相互に排他的なオプションを使用して、この機能を明確、簡潔、直観的なパネルに再編成します
- ✓ **Windowsサービスを使用して**、Integr8torがすでにインストールされている場合、この拡張インストールセクションでは既存サービスとその資格情報が検出されて、変更は行われません
- ✓ 手間を省いた簡単なインストール/アップグレード



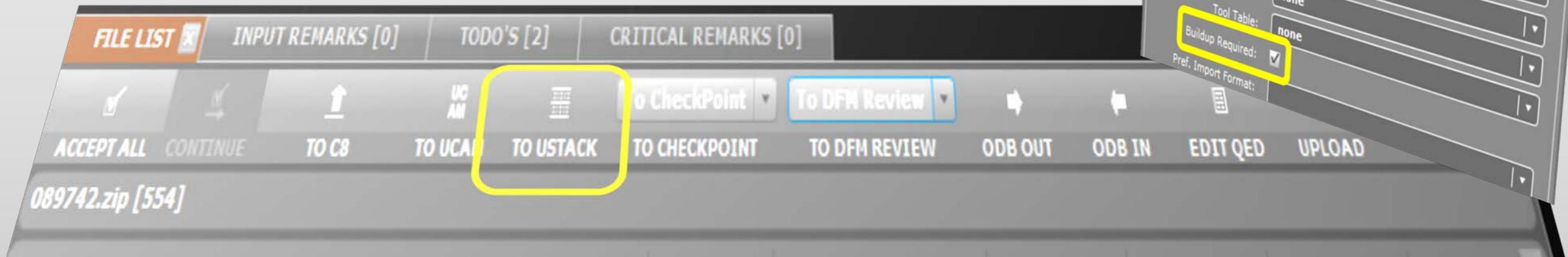
Integr8tor v2017.05

- Ustackへの緊密に統合されたシームレスなアクセス*

機能強化



- ✓ ジョブ投入時に**ビルドアップ必須**オプションを選択します
- ✓ ジョブはUstackの**編集**ステータスで分析する前に停止します
- ✓ Cockpit機能バーの新しいロケーションに**TO USTACK機能**が表示されます



* UstackはIntegr8torのライセンスオプションです

Integr8tor v2017.05

- Ustackへの緊密に統合されたシームレスなアクセス

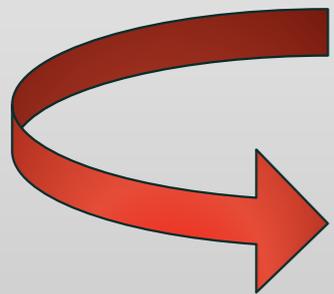
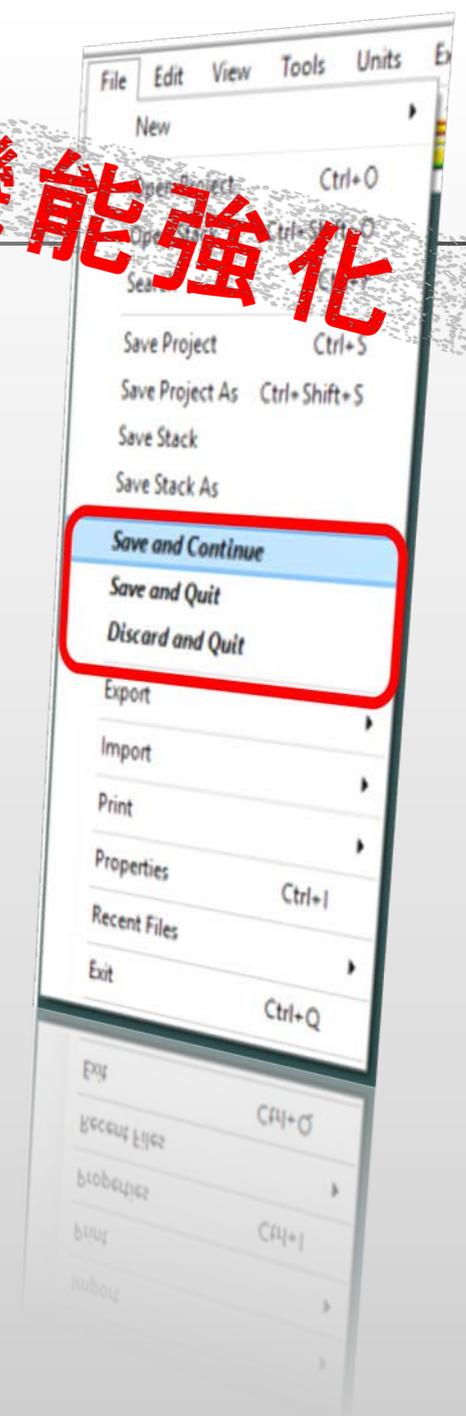
機能強化

✓ Ustack v17.05以降の新しい機能ボタンを使用してUstackから戻ります。

- 保存して続行する
ビルドアップ情報を中間保存して、Ustackのスタックアップで作業を続けます
- 保存して終了する
ビルドアップ情報を保存して、Ustackアプリケーションを終了し、Integr8torのデザイン解析/アップデートを起動します
- 破棄して終了する
ビルドアップ情報をIntegr8torに戻さずに、Ustackアプリケーションを終了します

✓ 必要に応じて、この単純な交換を頻繁に繰り返します

✓ ユーザーエクスペリエンスが大幅に向上しました



Integr8tor v2017.05

- レイアウトデータが埋め込まれたPDFファイルのサポート

機能強化



- ✓ PDFファイルに添付ファイルを含めることができます
 - ✓ 一部のシステムでは、この機能を使用して製品パラメータまたはロジスティック情報でガーバーレイアウトファイルをPDFドキュメントに添付します
 - ✓ Integr8tor v2017.05は、このタイプのエントリを自動的に処理しています
 - ✓ PDFドキュメントからレイアウトデータを取り除き、エントリと分析を続けます
-
- ✓ Integr8torのジョブキューで予期しない停止が発生することはありません
 - ✓ ガーバーレイアウトファイルとPDFドキュメントを分離するために、最初にAdobe Acrobatで受信した顧客データを手動で処理する必要はありません
 - ✓ 自動化された手順、より速い結果
 - ✓ 簡略化された操作 - 満足をもたらすユーザーエクスペリエンス

Integr8tor v2017.05

各種パフォーマンスの向上

機能強化



✓ 凡例レイヤ（大量にペイントされたテキストを含む）の最小線幅計算のパフォーマンスが大幅に向上しました

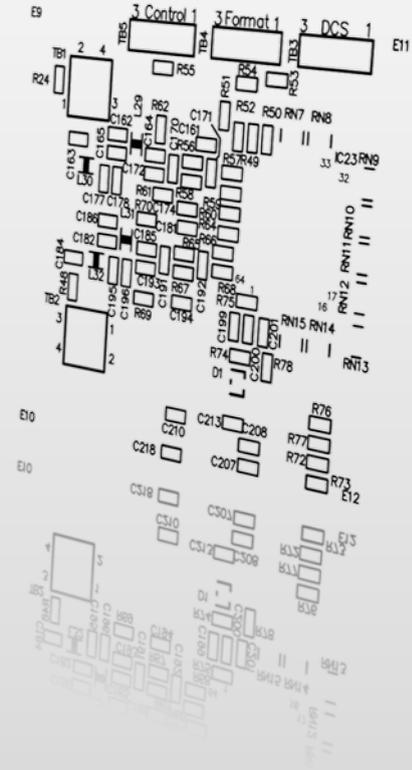
✓ ダイナミック・パネル・オプティマイザ*はパフォーマンス向上のために調整されています。アセンブリパネルとプロダクションパネルのリストから1つを選択すると、関連するQEDドキュメントが瞬時に更新されます。

✓ 信頼性の高い同じ結果

✓ より短い処理時間

✓ 高いスループット

* ダイナミック・パネル・オプティマイザはIntegr8torのライセンスオプションです



Integr8tor v2017.05

コード修正



Integr8tor v2017.05には、以下の修正と改善が加えられています。

- ❖ 非常に小さな銅リングは、ツールがメッキされているかどうかを確認する際に誤って無視されていましたこれは修正されました
- ❖ コックピットの編集後、ODB++から入ってきたジョブはレイヤ登録段階に投入されなくなりました
- ❖ ダイナミック・パネル・オプティマイザでの（回転した）実像パネルプレビューの生成におけるパフォーマンスの問題は解決されました
- ❖ 特定の場合には、ジョブのボトムレイヤのPDF画像にすべての輪郭領域が表示されていませんでした
- ❖ ジョブの投入/再投入/変更ダイアログのサイズが最適ではなかったため、右側の情報が欠落していましたこの問題は解決されました
- ❖ ペイントされたデータの選択アルゴリズムは完全に修正され、新しいレベルのオペレータパフォーマンスになりました
- ❖ 条件付き書式設定の「差し込みあり」/「差し込みなし」機能の不一致が解決されました
- ❖ エッジコネクタの認識がオーバーホールされ、以前は無視されていた一連の追加問題が解決されています



Integr8tor v2017.05

コード修正 - 続き



- ❖ 非常に小さなハッチングを持つレイヤの解析パフォーマンスが向上しました
- ❖ ドリルエディタで編集した後、ツールが誤ってメッキを確認するために再び解析されていた本アップデートでこの問題は修正されました
- ❖ 場合によっては、ジョブが編集されたレイヤ構造またはドリルエディタの後に、レイヤ機能が不必要に変更されることがありました。この件は解決されました
- ❖ QED PDFレポートで特定の値に番号付けされたアンカーは、この場合もやはり詳細な画像部分にジャンプします 
- ❖ 同じネットスペーシングアルゴリズムの精度とパフォーマンスが向上しました
- ❖ 自動レイヤリネーミングと組み合わせてドリルレイヤの順序を変更すると、レイヤの命名に問題が発生する可能性があります。この問題は解決されました
- ❖ クリーンなジョブがレイヤリネーミングルーチンに正しく投入されるようになりました
- ❖ bmp、gif、pngの画像ドキュメントをPDFに変換できませんでした。現在は変換できます
- ❖ 再構築されクリーンなジョブに、ドリルツールマネージャのアパーチャ属性が正しく含まれるようになりました
- ❖ 受信したPosaluxドリルファイルが正しくサポートされるように、AutoInputの拡張が行われました



Integr8tor v2017.05

コード修正 - 続き



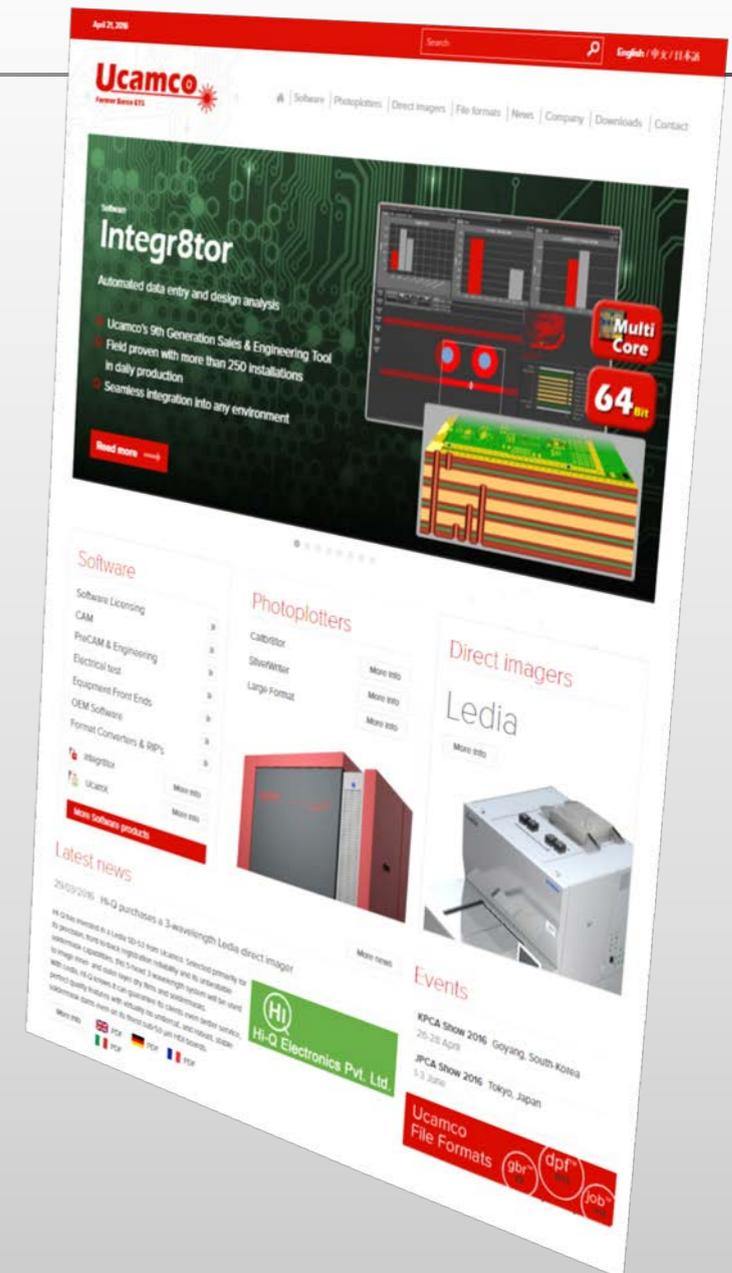
- ❖ Checkpointを初めて使用する場合、クライアント上のソフトウェアのローカルインストールが自動的に開始されます
- ❖ ガーバーファイルで使用できる場合、レイヤの順序とレイヤの極性に関するG04コメントが考慮され、正しい決定が行われます
- ❖ 線幅計算中のJavaにおけるClassCastExceptionが修正されました
- ❖ 自動スタックアップ認識は、受信したアーカイブで使用できる場合は、EXTREPおよびDRRファイルを使用するように拡張されました。この結果、ジョブ投入後に自動的に生成される正しいスタックアップ数が増加します
- ❖ マスク、凡例、またはPCB表面仕上げに以前に選択した色の割り当てを解除することが可能になりました。以前のソフトウェアリビジョンでは、色選択ボックスは「割り当てられていない色」の状態に戻ることができませんでした
- ❖ 同じ.fdfファイルがホットフォルダ入力メカニズムを使用して無限に再送信されていた問題が修正されました
- ❖ など



Integr8tor v2017.05

一般情報

- インストーラは<ftp://ftp.ucamco.com/Integr8tor>からダウンロードできます
- 本アップデートをできるだけ速やかにインストールすることをお勧めします
- ご質問がございましたら、お近くのビジネスパートナーまたはUcamcoヘルプデスクにお問い合わせください
- Ucamco製品をお買い上げいただきありがとうございます



© Copyright Ucamco NV, Gent, Belgium

All rights reserved. 本資料、本資料に記載された情報および使用説明書はUcamcoの財産です。本資料、本資料に記載された情報および使用説明書は現状のまま提供されており、一切の保証を伴いません。本資料によって付与または延長される保証は存在しません。さらに、Ucamcoは本ソフトウェアまたは本資料に記載された情報の使用またはその使用の結果に関して、一切の保証または表明を行いません。Ucamcoは本ソフトウェアまたは本資料に記載された情報の使用または使用不能から生じる直接的、間接的、派生的または偶発的な損害について一切の責任を負わないものとしします。

本資料に記載された情報は予告なしに変更されることがあります。上記の変更または追加について通知するために、随時改訂版が発行されることがあります。

Ucamcoの書面による事前の許可なしに、本資料のいかなる部分も印刷、写真印刷、マイクロフィルム、またはその他の手段によって、いかなる形式またはいかなる方法でも、電子的、機械的に複製、データベースまたは検索システムに保存、または公開することはできません。

本資料は過去のすべてのバージョンに優先します。
記載されたすべての製品名は各社の商標または登録商標です。