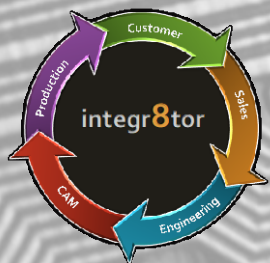






Integr8tor v2020.12



リリースの概要

あなたの競争力 ...

- バックドリルされたPCBのQED解析 
- Altium PCB入力コネクタ 
- DPMX (IPC-2581) データ入力 
- 銅の重みに基づくQED条件付きフォーマット 
- その他!

バックドリルされたPCBのQED解析

- バックドリル製品の**完全自動**入力
- 包括的なバックドリル固有のQED**解析**

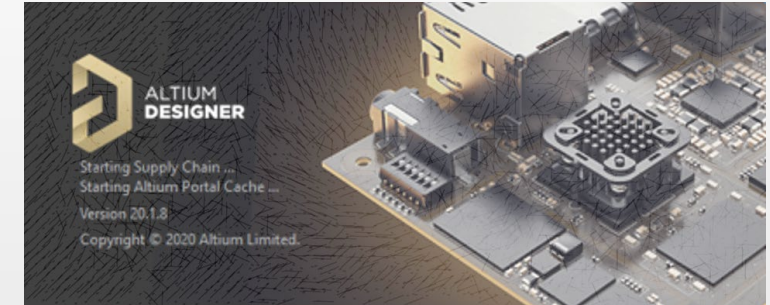
(新オプション)

INITIAL	FORMAT	RENAMED	FUNCTION
7770_Non_Switch_081015-bd-1-4.drl	excellon2	drl_1_4	backdrill
7770_Non_Switch_081015-bd-1-6.drl	excellon2	drl_1_6	backdrill
7770_Non_Switch_081015-bd-1-8.drl	excellon2	drl_1_8	backdrill
7770_Non_Switch_081015-bd-24-10.drl	excellon2	drl_10_24	backdrill
7770_Non_Switch_081015-bd-24-12.drl	excellon2	drl_12_24	backdrill
7770_Non_Switch_081015-bd-24-15.drl	excellon2	drl_15_24	backdrill
7770_Non_Switch_081015-bd-24-17.drl	excellon2	drl_17_24	backdrill
7770_Non_Switch_081015-bd-24-19.drl	excellon2	drl_19_24	backdrill
7770_Non_Switch_081015-bd-24-21.drl	excellon2	drl_21_24	backdrill
7770_Non_Switch_081015-bd-24-7.drl	excellon2	drl_7_24	backdrill
7770_Non_Switch_081015-bd-24-8.drl	excellon2	drl_8_24	backdrill

Altium PCB 入力コネクタ

- Altium Designerソフトウェアを統合して、Altiumネイティブの.pcbdocファイルを完全に自動入力します。
- **最速**で見積書を提出して下さい!

(新オプション)



DPMX (IPC-2581) データ入力

- 新しい標準DPMX形式のデータを完全自動で受け入れます。
- 顧客好みのフォーマットを受け入れる事で**市場シェアを拡大**します。

(新オプション)



銅の重さに基づきます

- QED PDFの赤色のセルは、QEDのクリアランスと銅の幅を銅の厚さの重量に関連付ける事により、**更に多くの事**を示します…

(既存のQED PDFレポートへの追加)

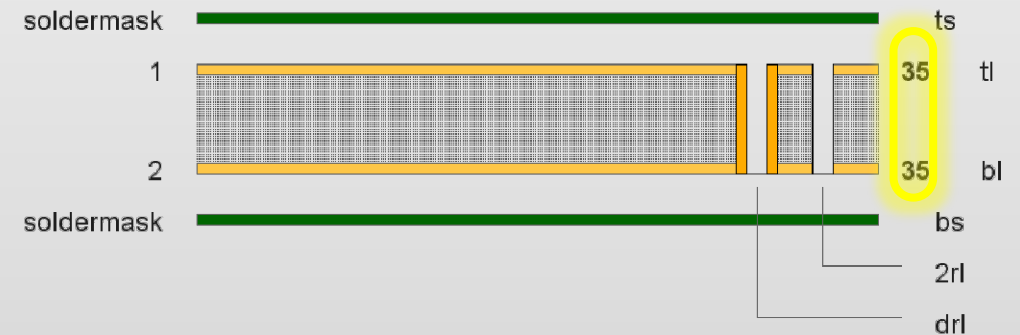
```
61 Example:
62 <FormattingRule id="minimumtrack">
63   <Condition>lessthan</Condition>
64   <Value1>0.075</Value1>
65   <ThicknessRule id="base">
66     <Condition>lessthan</Condition>
67     <Value1>0.035</Value1>
68   </ThicknessRule>
69 </FormattingRule>
70 <FormattingRule id="minimumtrack">
71   <Condition>lessthan</Condition>
72   <Value1>0.1</Value1>
73   <ThicknessRule id="base">
74     <Condition>between</Condition>
75     <Value1>0.035</Value1>
76     <Value2>0.070</Value1>
77   </ThicknessRule>
78 </FormattingRule>
79 <FormattingRule id="minimumtrack">
80   <Condition>lessthan</Condition>
81   <Value1>0.125</Value1>
82   <ThicknessRule id="base">
83     <Condition>greaterthan</Condition>
84     <Value1>0.070</Value1>
85   </ThicknessRule>
86 </FormattingRule>
87 -->
```

Critical Trace Width	Copper to Copper Clr.
mm	mm
>0.40	³ 0.23

QEDで層ごとの仕上げおよびベース銅重量

- 例えば、銅の重さを他の製品パラメータと共にgbrjobファイルに含め、アーカイブに追加して、Integr8torに送信します。
- シンプル、簡単、そして滑らか…

(既存のQED PDFレポートへの追加)



Files - Original						
Initial	Renamed	Function	Position	Color	Thickness	
					Base	Finished

ジョブに費やしたインタラクティブな時間の登録

- 「To Ucam」セッション中にオペレーターがインタラクティブにジョブに費やす時間を調べます。
- 体系的な手動介入を必要とするデータセットを提供している顧客を特定し、**会話を開始**してデータを標準に引き上げます。

(既存のコックピットへの追加)

Original Data	Interactive Time
CDIpinv1.40vp (ID 18941).zip	01:21
107665.zip	00:00
107470.zip	00:00
107154.zip	00:00
107084.zip	
106488.zip	01:17
106046.zip	00:00
105847.zip	00:00
105832.zip	00:00

自動ログオフ

- 例えば、ネットワークまたはVPNの故障後、アイドル状態または古いコックピットセッションが自動的に終了します。
- ユーザーがログオフするのを忘れた事により、コックピットライセンスが不足しないようにします。

(既存のコックピットへの追加)

Auto log-off

Automatic log-off after

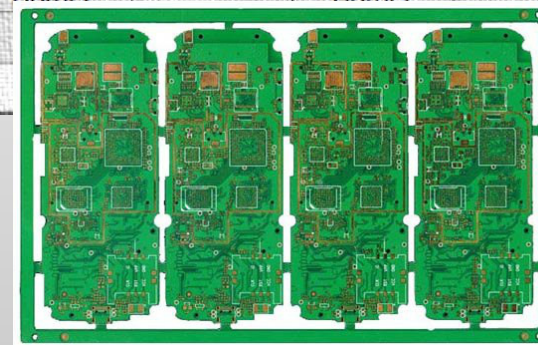
minutes

ルート長解析

- アセンブリパネルのルーティングは、コストと納期に大きく影響します。
- 新しいQED Depanel Rout Lengthは、これを予測するのに役立ちます。

(既存の自動解析及び QED PDFレポートへの追加)

Customer Panel (Delivery Array, Shipping Panel) - Original									
Original Image	Panel Size	Left Border	Right Border	Top Border	Bottom Border	X Spacing	Y Spacing	PCB's	Depanel Rout Length
	mm x mm	mm				mm	mm		mm
Single PCB	178.021 x 143.000	15.000				000	3.000	3 x 2	1914.126



表面仕上げとソルダーマスクカラーの追加

- 最先端の製造をサポートするための追加のソルダーマスクの色と表面仕上げ。

(既存のコックピットへの追加、電子メール入力統合、Web入力統合、ホットフォルダー入力統合)

QEDソルダーマスク解析拡張機能

- **製造時の予期せぬ事態**を回避するために、ビアホールの上部和下部の異なるソルダーマスク開口部を報告するための正確な解析。

(既存の自動解析及びQED PDFレポートへの追加)

注釈付き QED PDF

- 新しいスタイルの QED PDF のツールチップにより、初心者ユーザーは、すぐにそれらの方法を見つけることができます…
(既存のQED PDFレポートへの追加)

Partly Covered Via Holes	One Side Covered Vias ⓘ	Both Sides Covered Vias ⓘ	No Side Covered Vias ⓘ
No			

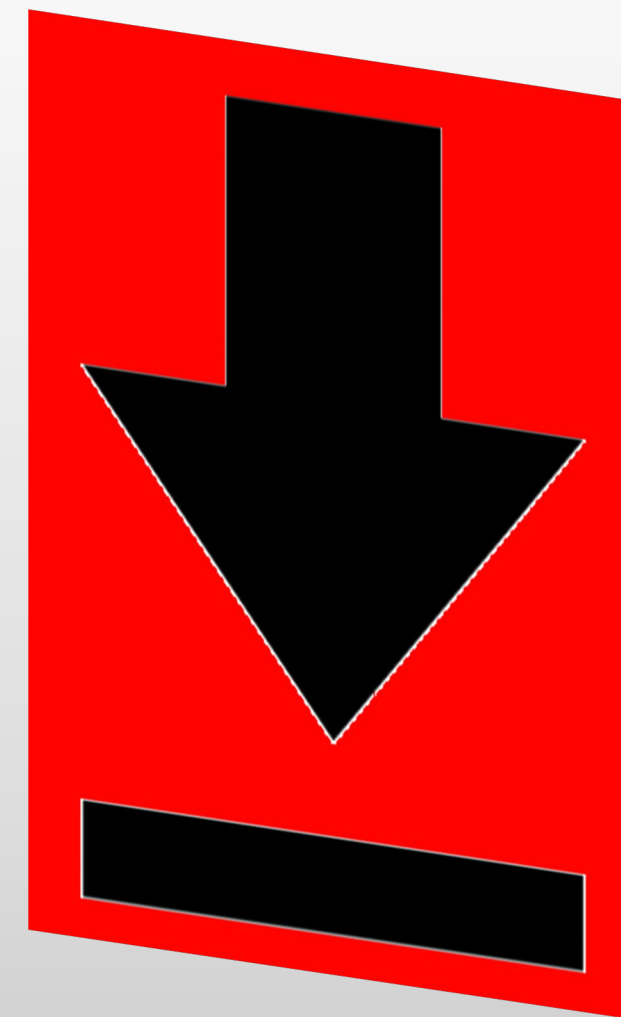
Through-hole vias that are either (partially) covered by soldermask on the top layer and (partially) free on the bottom layer or (partially) free on the top layer and (partially) covered on the bottom layer.

QED PDFサマリーテーブルの改訂

- すべてのボードの要点を見つけるためのワンストップの場所は、あなたの使いやすさと快適さのために最適化されています。
(既存のQED PDFレポートへの追加)

Summary - General - Original			
PCB Size	95 mm x 103.5 mm	Customer Panel Size	8.0
PCB Thickness	1.6 mm	Max. Aspect Ratio on PTH	1
Copper Layers	6	Pressing Stages	2101 Holes/dm ²
Surface Finish	unknown	Drill Hole Density	1508
Solder Mask	Both	Testable Points	0.28 mm
Solder Mask Color	unknown	Min. SMD/BGA Size	No
Legend	No	Via in Pad	No
Legend Color		Stacked Vias	No
Edge Connector Area	0 dm ²	Castellated	No
Peeloff Mask	No	Anomalies	No
Carbon Mask	No		

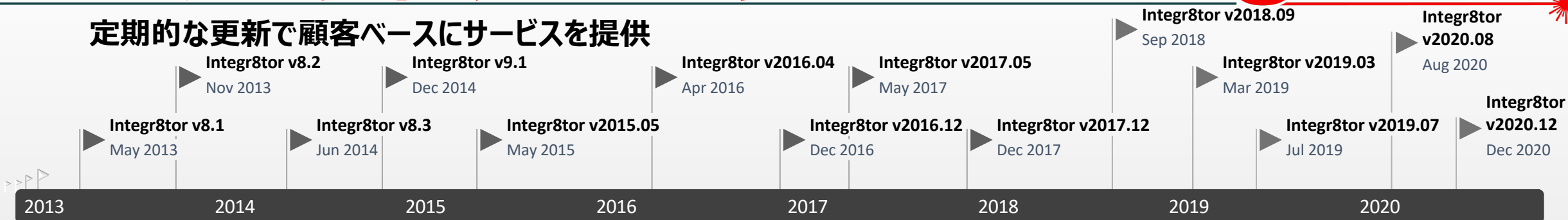
- インストーラーは、
<ftp://ftp.ucamco.com/Integr8tor> からダウンロード
できます。
- このアップデートは、できるだけ早くインストールすることをお
勧めします。
- ご不明な点がございましたら、お近くのビジネスパートナー
またはUcamcoヘルプデスクにお問い合わせ下さい。
- Ucamco製品をお選び頂きありがとうございます。



既に先を見据えています



定期的な更新で顧客ベースにサービスを提供



バージョン	リリース日	ハイライト	
8.1	May-13	ODB++ v7 のサポート。	Windows Server 2012およびWindows 8に対応。
8.2	Nov-13	重複アーカイブの検出およびフラグ設定。	エッジコネクタの認識。
8.3	Jun-14	新しい標準パラメータ。	レーザー/機械穿孔の判定。
9.1	Dec-14	Gerber X2データセットのサポート。	最適化された新しいQED値。
2015.05	Jun-15	新しい標準パラメータ。	レーザー/機械穿孔の判定。
2016.04	Apr-16	SMD/BGAパッドは 銅マスク定義とはんだマスク定義を区別。	DFMチェック(旧機能) の修正。
2016.12	Dec-16	Integr8tor Job Perspectivesの採用。	ドリル穴公差サポート。
2017.05	May-17	PCB表面仕上げのサポート。	同サイズジョブの検出。
2017.12	Dec-17	各種QED結果に対するCheckpointレビュー拡張機能。	異なる上部/下部ソルダーマスク開口部を持つビアホールの解析。
2018.09	Sep-18	新QED機能：最小クリティカルトレース幅。	ユーザー選択可能レイヤ登録。
2019.03	Mar-19	Checkpoint内の計測機能および自由に表示可能なレイヤ。	高度なODB++機能用にインポート及びエクスポートのサポートを拡張。
2019.07	Jul-19	C8 Inspectの紹介。	ツール機能ごとのQEDリング分析。
2020.08	Aug-20	UcamXワークフローエディション。	必須のQEDとオートクリーンの追加。
2020.12	Dec-20	QEDバックドリル分析。	Altium PCB入力コネクタ。

© Copyright 2021 Ucamco NV, Gent, Belgium. All rights reserved.

This material, information and instructions for use contained herein are the property of Ucamco NV. The material, information and instructions are provided on an AS IS basis without warranty of any kind.

Ucamco NV does not warrant, guarantee or make any representations regarding the use, or the results of the use of the software or the information contained herein.

Ucamco NV shall not be liable for any direct, indirect, consequential or incidental damages arising out of the use or inability to use the software or the information contained herein.

The information contained herein is subject to change without prior notice.

Revisions may be issued from time to time to advise of such changes and/or additions.

No part of this presentation may be reproduced, stored in a data base or retrieval system, or published, in any form or in any way, electronically, mechanically, by print, photoprint, microfilm or any other means without prior written permission from Ucamco NV.