





Integr8tor v2020.12



출시 개요

당신의 경쟁력은...

- 백드릴링 PCB에 대한 QED 분석 
- Altium PCB 입력 지원 
- DPMX (IPC-2581) 데이터 입력 
- 표면 도금두께를 기준으로 한 QED 조건부 형식 
- 그리고 더!

백드릴링 PCB에 대한 QED 분석

- 백드릴링 제품의 입력을 완전히 자동화합니다.
- 종합적인 백드릴링별 QED 분석

(새로운 옵션)

INITIAL	FORMAT	RENAMED	FUNCTION
7770_Non_Switch_081015-bd-1-4.drl	excellon2	drl_1_4	backdrill
7770_Non_Switch_081015-bd-1-6.drl	excellon2	drl_1_6	backdrill
7770_Non_Switch_081015-bd-1-8.drl	excellon2	drl_1_8	backdrill
7770_Non_Switch_081015-bd-24-10.drl	excellon2	drl_10_24	backdrill
7770_Non_Switch_081015-bd-24-12.drl	excellon2	drl_12_24	backdrill
7770_Non_Switch_081015-bd-24-15.drl	excellon2	drl_15_24	backdrill
7770_Non_Switch_081015-bd-24-17.drl	excellon2	drl_17_24	backdrill
7770_Non_Switch_081015-bd-24-19.drl	excellon2	drl_19_24	backdrill
7770_Non_Switch_081015-bd-24-21.drl	excellon2	drl_21_24	backdrill
7770_Non_Switch_081015-bd-24-7.drl	excellon2	drl_7_24	backdrill
7770_Non_Switch_081015-bd-24-8.drl	excellon2	drl_8_24	backdrill

Altium PCB 입력 연결

- Altium Designer 소프트웨어를 통합하여 Altium native .pcbdoc 파일을 완전히 자동으로 입력합니다.
- 가장 먼저 견적을 내 보세요!

(새로운 옵션)



DPMX (IPC-2581) 데이터 입력

- 새로운 표준 DPMX 형식의 데이터를 완전히 자동으로 입력합니다.
- 고객이 선호하는 형식을 수용하여 **시장 점유율을 높이십시오.**

(새로운 옵션)



표면 도금두께를 기준으로

- QED PDF의 붉은 색 셀은 QED의 간격과 회로 너비를 표면 도금 두께 와 관련시킬 때 훨씬 더 많은 것을 알려줍니다.

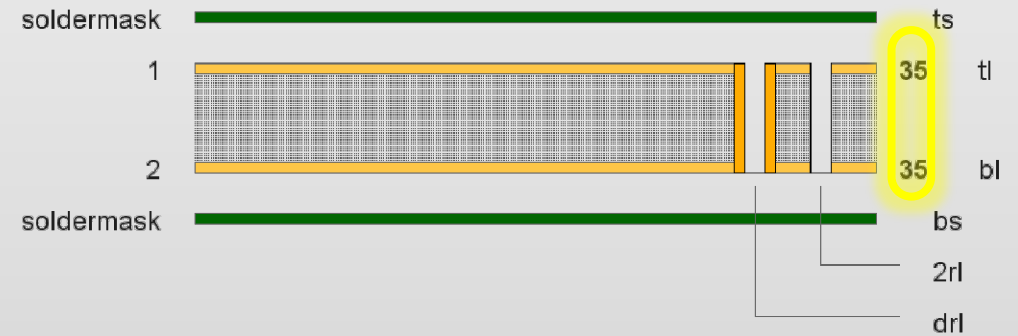
(기존 QED PDF 레포트 에 포함 됩니다.)

```
61 Example:
62 <FormattingRule id="minimumtrack">
63   <Condition>lessthan</Condition>
64   <Value1>0.075</Value1>
65   <ThicknessRule id="base">
66     <Condition>lessthan</Condition>
67     <Value1>0.035</Value1>
68   </ThicknessRule>
69 </FormattingRule>
70 <FormattingRule id="minimumtrack">
71   <Condition>lessthan</Condition>
72   <Value1>0.1</Value1>
73   <ThicknessRule id="base">
74     <Condition>between</Condition>
75     <Value1>0.035</Value1>
76     <Value2>0.070</Value1>
77   </ThicknessRule>
78 </FormattingRule>
79 <FormattingRule id="minimumtrack">
80   <Condition>lessthan</Condition>
81   <Value1>0.125</Value1>
82   <ThicknessRule id="base">
83     <Condition>greaterthan</Condition>
84     <Value1>0.070</Value1>
85   </ThicknessRule>
86 </FormattingRule>
87 -->
```

Critical Trace Width	Copper to Copper Clr.
mm	mm
>0.40	³ 0.23

레이어 별로 표면 도금두께 기준으로 분석

- 예를 들어 gbr 작업 파일에 다른 제품 별 변수와 함께 표면 도금 두께를 포함시켜 보관소에 추가한 후 Integ8ter에 제출해보세요.
- 간단하고, 쉽고 슬림 합니다.
(기존 QED PDF 레포트에 포함)



Files - Original						
Initial	Renamed	Function	Position	Color	Thickness	
					Base	Finished

작업에 소요된 시간 등록

- 'To Ucam' 세션 동안 작업자가 대화식으로 작업에 소요되는 시간을 알아봅니다.
- 체계적인 수동 개입이 필요한 데이터 세트를 제공하는 고객을 파악하고 대화를 시작하여 데이터를 표준에 맞춥니다.

(기존 Cockpit 에 추가)

Original Data	Interactive Time
CDIpinv1.40vp (ID 18941).zip	01:21
107665.zip	00:00
107470.zip	00:00
107154.zip	00:00
107084.zip	
106488.zip	01:17
106046.zip	00:00
105847.zip	00:00
105832.zip	00:00

자동 로그오프

- 예를 들어 네트워크 또는 VPN이 고장 나거나 자동으로 종료된 휴면 사용자 또는 오래된 Cockpit 세션이 있는 경우.
- 사용자가 로그오프하는 것을 잊어버렸기 때문에 **Cockpit 라이선스가 부족하지 않도록**

(기존 Cockpit 에 추가)

Auto log-off

Automatic log-off after

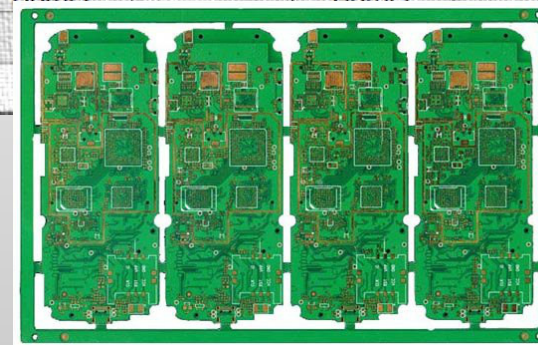
minutes

라우터 길이 분석

- 라우팅 가공 시간은 비용과 배송 시간에 상당한 영향을 미칩니다.
- 새로운 QED Depanel Rout Length는 이를 예상하는 데 도움이 됩니다.

(기존 자동 분석 및 QED PDF 보고서에 추가)

Customer Panel (Delivery Array, Shipping Panel) - Original									
Original Image	Panel Size	Left Border	Right Border	Top Border	Bottom Border	X Spacing	Y Spacing	PCB's	Depanel Rout Length
	mm x mm	mm				mm	mm		mm
Single PCB	178.021 x 143.000	15.000				000	3.000	3 x 2	1914.126



표면 마감재 및 솔더 마스크 색상이 추가됩니다.

- 최첨단 제조를 지원하기 위한 추가적인 솔더 마스크 색상과 표면 마감 처리

(기존 Cockpit, 이메일 입력 통합, 웹 입력 통합, 핫폴더 입력 통합에 추가)

QED 솔더 마스크 분석확장

- 정확한 분석을 통해 상단과 하단에 있는 다양한 납땜 마스크 연결부위를 보고하여 생산 시 **예기치 않은 위험을 방지**

(기존 자동 분석 및 QED PDF 보고서에 추가)

QED PDF 주석 처리

- 새로운 스타일의 QED PDF 툴팁을 통해 초보 사용자도 즉시 상황을 파악

Partly Covered Via Holes	One Side Covered Vias ⓘ	Both Sides Covered Vias ⓘ	No Side Covered Vias ⓘ
No			

Through-hole vias that are either (partially) covered by soldermask on the top layer and (partially) free on the bottom layer or (partially) free on the top layer and (partially) covered on the bottom layer.

(기존 QED PDF 레포트에 추가)

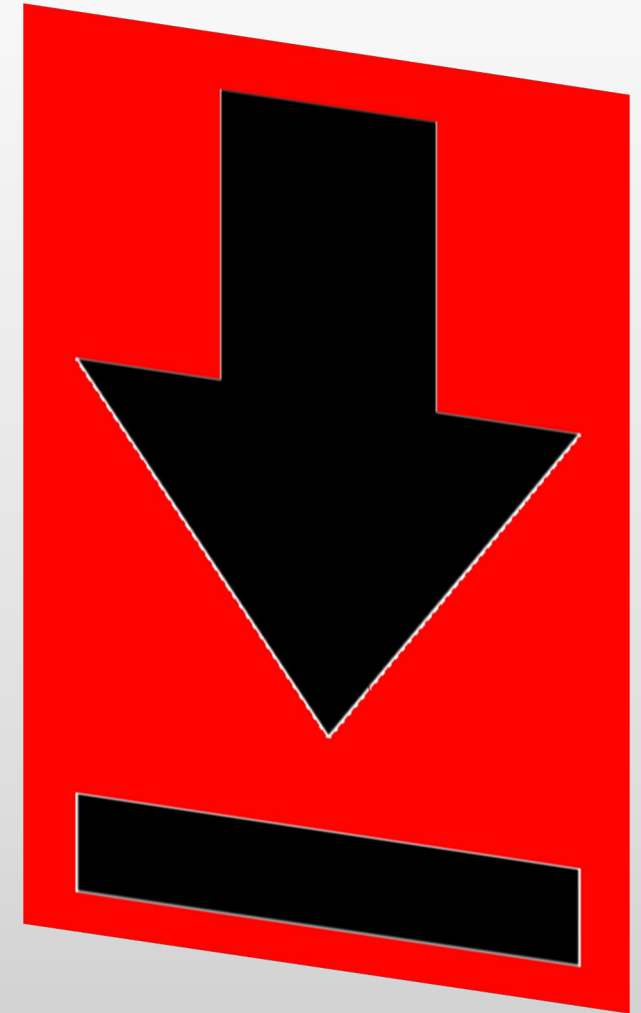
QED PDF 요약 표 개정

- 모든 보드 필수품을 찾을 수 있는 원스톱 위치로 사용자의 편의성을 위해 최적화

Summary - General - Original			
PCB Size	95 mm x 103.5 mm	Customer Panel Size	8.0
PCB Thickness	1.6 mm	Max. Aspect Ratio on PTH	1
Copper Layers	6	Pressing Stages	2101 Holes/dm ²
Surface Finish	unknown	Drill Hole Density	1508
Solder Mask	Both	Testable Points	0.28 mm
Solder Mask Color	unknown	Min. SMD/BGA Size	No
Legend	No	Via in Pad	No
Legend Color		Stacked Vias	No
Edge Connector Area	0 dm ²	Castellated	No
Peeloff Mask	No	Anomalies	No
Carbon Mask	No		

(기존 QED PDF 레포트에 추가)

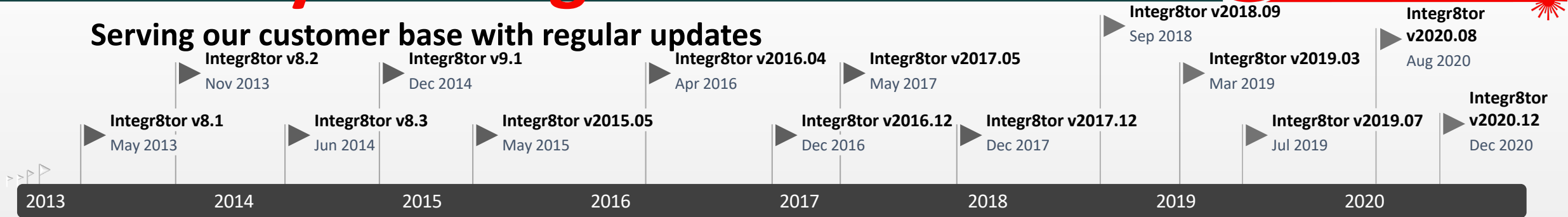
- 아래 FTP 주소에서 설치 파일을 찾을수 있습니다.
<ftp://ftp.ucamco.com/Integr8tor>
- 가능한 한 빨리 이 업데이트를 설치하는 것이 좋습니다.
- 추가 질문이 있으시면 당사의 현지 비즈니스 파트너 또는 Ucamco 헬프데스크에 문의하십시오.
- Ucamco 제품을 선택해 주셔서 감사합니다.



Already looking ahead



Serving our customer base with regular updates



Version	Release date	Highlights	
8.1	May-13	Support for ODB++ v7.	Compatible with Windows server 2012 and windows 8.
8.2	Nov-13	Detection and flagging of duplicate archives.	Edge connector recognition.
8.3	Jun-14	New standard parameters.	Determination of laser/mechanical drilling.
9.1	Dec-14	Support for Gerber X2 datasets.	Optimized and new QED values.
2015.05	Jun-15	New standard parameters.	Determination of laser/mechanical drilling.
2016.04	Apr-16	SMD/BGA pads differentiates copper- and solder mask defined	DFM Checks (former Capabilities) revised
2016.12	Dec-16	Introducing Integr8tor Job Perspectives	Drill hole tolerances
2017.05	May-17	Support for PCB Surface finish	Same-sized jobs detection
2017.12	Dec-17	Checkpoint review extensions for various QED results	Analysis of via holes with different solder mask openings top/bottom
2018.09	Sep-18	New QED feature: Minimum Critical Trace Width	User-selectable layer registration
2019.03	Mar-19	Measure functionality and freely displayable layers in Checkpoint	Extended import&export support for advanced ODB++ features
2019.07	Jul-19	Introducing C8 Inspect	QED Ring Analysis per tool function
2020.08	Aug-20	UcamX Workflow Edition	Must-have QED and Autoclean Additions
2020.12	Dec-20	QED Backdrill analysis	Altium PCB Input Connector

© Copyright 2021 Ucamco NV, Gent, Belgium. All rights reserved.

This material, information and instructions for use contained herein are the property of Ucamco NV. The material, information and instructions are provided on an AS IS basis without warranty of any kind.

Ucamco NV does not warrant, guarantee or make any representations regarding the use, or the results of the use of the software or the information contained herein.

Ucamco NV shall not be liable for any direct, indirect, consequential or incidental damages arising out of the use or inability to use the software or the information contained herein.

The information contained herein is subject to change without prior notice.

Revisions may be issued from time to time to advise of such changes and/or additions.

No part of this presentation may be reproduced, stored in a data base or retrieval system, or published, in any form or in any way, electronically, mechanically, by print, photoprint, microfilm or any other means without prior written permission from Ucamco NV.